

Общая информация

ЭСППЗУ с объемом памяти 1792 бит и ультранизким током потребления. Получает питание от двух источников, один из которых имеет напряжение, лежащее в диапазоне 1.2 В-2.0 В, другой – 2.9 В-4.0 В. Запись, стирание и чтение осуществляется по 32 бита данных. Имеется возможность проведения глобальной записи/стирания всего массива. Есть функция отключения операции стирания перед проведением записи слова.

Функциональные особенности

- Источник питания1: 1.2-2.0 В
- Источник питания2: 2.9-4.0 В
- Рабочая частота блока supply 13.56 МГц
- Рабочая частота ЭСППЗУ 847.5 КГц
- Технология CMOSF8 (4 слоя металлизации)
- Низкий ток потребления:
 - режим чтения < 100 мкА
 - режим записи/стирания < 600 мкА
- Объем данных записываемых/стираемых/читаемых за одну операцию – 32 бита
- Время чтения < 1 мкс
- Типовое время записи 4 мс
- Возможность глобальной записи/стирания всего массива
- Защита адресов памяти от стирания
- Количество циклов перезаписи 100 тыс.
- Время хранения данных не менее 10 лет
- Температурный диапазон -40°C - 85°C
- Размеры: supply 80 мкм x 148 мкм
 ЭСППЗУ 387 мкм x 147 мкм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Массовое производство
Поддерживаемые техпроцессы	CMOSF8
Поддерживаемые интерфейсы	Параллельный
Размеры	
X; Y	467 мкм; 148 мкм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Нет
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	