

Общая информация

ПЗУ antiFuse с объемом памяти 512 бит содержит 16 слов по 32 бита, питается от источников с напряжением 1.8 и 3.3/5.0 В. Чтение данных осуществляется по 32 бита, запись – по 16 бит. Доступен режим пониженного энергопотребления. Имеется возможность функционального контроля после производства. Для интеграции блока ПЗУ в состав системы на кристалле разработан контроллер (Soft IP-блок) со стандартным интерфейсом AMBA APB.

Функциональные особенности

- Источники питания
1.3-2.0 В и 3.0-5.5 В
- Технология CMOSF8_4M_5V
(4 слоя металлизации, питания 1.8 и 3.3/5.0 В)
- Ток потребления:
 - режим чтения < 400 мкА/МГц
 - режим записи < 100 мА
 - режим ожидания < 30 мкА
 - режим ожидания power_off < 3 мкА
- Типовое время записи > 50 мс
- Время чтения > 40 нс
- Запись по 16 бит, чтение по 32 бита
- Тестопригодность после производства
- Режим пониженного энергопотребления power_off
- Контроллер со стандартным интерфейсом AMBA APB
- Время хранения данных не менее 10 лет
- Температурный диапазон -60°C - 125°C
- Размеры 0.35 мм x 0.56 мм

Информация о СФ-блоке	
Тип СФ-блока	Hard IP
Статус	Проверен в кремнии
Поддерживаемые техпроцессы	CMOSF8_4M_5V
Поддерживаемые интерфейсы	Параллельный и AMBA APB
Размеры	
X;Y	0.35 мм; 0.56 мм
Файлы, сопровождающие СФ-блок	
Документация	Спецификация
Файлы проекта	gds, lef, cdl, drc.summary, lvs.report
Пример проекта	Нет
Тестовый модуль	Да
Файл ограничений	Нет
Модель	lib, поведенческое описание Verilog
Стоимость СФ-блока и технической поддержки	
По запросу	